## 嵌入式基础知识概述 - 小智课程 - HQ

## [TOC]

## 注意

## STM32学习 - b站嵌入式小智课程

芯片内部介绍



#### STM32F103C8T6芯片引脚图



### STM32与ST-Link v2,串口转TTL模块接线图



#### 串口打印实验

#### 1.STM32CubeMX配置USART1

Asynchronous同步模式, Synchronous异步模式(需要连同步时钟信号)

Mode	Asynchronous ~
Hardw	Disable
	Asynchronous
	Synchronous
	Single Wire (Half-Duplex)
	Multiprocessor Communication
	IrDA
	LIN
	SmartCard

特别·sys要设置一下



不知道怎么写程序,怎么函数复用,卒

## 定时器

项目中如何定时? hal\_Delay() TIM\_Prescaler-定时器预分频设置 TIM\_Period-定时器周期 发生中断时间=(TIM\_Prescaler+1)\*(TIM\_Period+1)/FLK f = 72M / (Prescaler+1) / (Period+1)f = 72000 000 / 72 /1000 = 1000Hz

电压



10



#### 串口协议

TTL



232



485



8/6/2022

区别



## 主控与模块通讯

开发过程中如何选择什么样的通讯接口 & 通讯接口如何使用



IIC





IIS



#### **SDIO**



#### 其他接口



看门狗



## 调试Debug

可以将变量a的值,加入watch,查看变量的值得变化

可以设置单步调试等

DAEmbeded.code\EMProjectTest1\MDK-ARM\EMProjectTest1.uvprojx - µVision     Test データの日本の目的の目的の     File Totat View Yroject Tests Debug Peripherals Tools SVCS Window Help
□ 😰 🖬 🕼 🛎 🧐 🕑 🖛 → 陀 恕 恕 貸 律 框 框 💯 runActionRepeat 🛛 🗑 🖉 🔍 🗢 〇 🔗 🏨 🖬 🔍
Registers 4 Disastembly
Register     Value     125: // >       Begister     Value       Core     125: // >       Core     0x00001BcC 4C0D       LD     LDR       10     0x000<1BcC 4C0D
IS (FC)         0.6001         Oxt0001DBS 562/0         LDK         T/, [24, FUX00]           ⊕         -FSR         0.66010         0.660601DBS 10.460         ADDS         T/, r0, r12
0 Paulod 4 4 9 9 9 9 1 9 9 9 1 9 9 9 9 9 9 9 9 9
There al mains i mage is stm32f1xx_hai/wdg. i
<pre>Privilege Privi States 22169 Stee 0.022 Printf("5VS RUN\n"); HAL_Delay(00); HAL_Delay(00); HAL_Delay(00); HAL_Delay(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100); HAL_DELAY(100);</pre>
Project E Registers <
Command . 4 🖬 Watch 1
WS 1, 'bdata       'vJink Warningt Mis-aligned memory read: Address: 0x0000100, NumBytes: 2, Alignment: 2 (Halfword-aligned)       'vJink Warningt Mis-aligned memory read: Address: 0x0000000, NumBytes: 4, Alignment: 2 (Halfword-aligned)         ***Jink Warningt Mis-aligned memory read: Address: 0x00001A60, NumBytes: 4, Alignment: 2 (Halfword-aligned)       'v       'v         ***Jink Warningt Mis-aligned memory read: Address: 0x00001A60, NumBytes: 60, Alignment: 2 (Halfword-aligned)       'v       'v       'v         ***Jink Warningt Mis-aligned memory read: Address: 0x00001A60, NumBytes: 60, Alignment: 2 (Halfword-aligned)       'v       'v       'v       'v         ***Jink Warningt Mis-aligned memory read: Address: 0x00001B40, NumBytes: 60, Alignment: 2 (Halfword-aligned)       'v       'v       'v       'v         ***Jink Warningt Mis-aligned memory read: Address: 0x00001B4, NumBytes: 60, Alignment: 2 (Halfword-aligned)       'v       'v       'v       'v         ***Jink Warningt Mis-aligned memory read: Address: 0x00000, NumBytes: 4, Alignment: 2 (Halfword-aligned)       'v       'v       'v         ***Jink Warningt Mis-aligned memory read: Address: 0x000000, NumBytes: 4, Alignment: 2 (Halfword-aligned)       'v       'v         ***Jink Warningt Mis-aligned memory read: Address: 0x00000, NumBytes: 4, Alignment: 2 (Halfword-aligned)       'v       'v         ***Jink Warningt Mis-aligned memory read: Address: 0x00000, NumBytes: 4, Alignment: 2 (Halfword-aligned)       'v       'v <tr< td=""></tr<>
ASSIGN BreakDisable BreakEnable BreakKill BreakList BreakSet BreakAccess COVERAGE DEFINE DIR Display Enter EVALuate

## IAP & OTA远程升级

设备(物联网设备)远程升级、更新功能

## 单片机flash写入地址设置

Options for Target 'EMProjectTest1'   Provice Target Output Listing User C/C++ Am Linker Debug Utilities STMCorelectorons STM32F103C8   Val (MHz): 72.0   Operating system: None   Val (MHz): 72.0   Operating system: None   Val (MHz): 72.0   Operating system: None   Use Cose-Module Optimization   Use Custom File   Use Custom File   Paed/Only Memory Areas default of chip Stat Size Noint   RoMM2:   C   RoMM3:   on chip   V   IROM3:   OK   Cameel   Defaults   Mall (Meta):   Image: Distance multip		
wrice Target Datget Listing User C/C++ Am   STMoreelectonics STM32F103C8   Val (MHz) 72.0   AM Comple: Use detaul compler version 5   System Vewer File: Use Coss-Module Optimization   STM32F103C8 wed I Use Coss-Module Optimization   Wite Memory Areas Big Endan   Plead/Only Memory Areas Bread/Wite Memory Areas   default off-chip   Stat Site   Stat Site   PanMa2 C   In ROM3 C   OK Caseel   Defaults Hulp	Options for Target 'EMProjectTest1'	×
STMorelectronics STM32F103C8 Xal (MHz): 72.0 ARM Compler: Use default compler version 5 System Viewer Rie: STM32F103xx.svd Use Coss-Module Optimization W Use MoroLIB Big Enden Read/Write Memory Areas default off-chip Stat Read/Write Memory Areas default off-chip Stat Read/Write Memory Areas default off-chip Stat RAM1: RAM1: RAM2: RAM3: on-chip RAM3: OK Cancel Defaultz Melp	Device Target Output   Listing   Vser   C/C++	Asm Linker Debug Utilities
Operating system:   None   System:   Vite:   System:   Vite:   Custor:   Pead/Only Memory Areas   default:   Cit:   RoM3:   C   an-chip   Wite:   C   RAM3:   C <th>STMicroelectronics STM32F103C8 Xtal (MHz): 72.0</th> <th>Code Generation ARM Compiler: Use default compiler version 5</th>	STMicroelectronics STM32F103C8 Xtal (MHz): 72.0	Code Generation ARM Compiler: Use default compiler version 5
System Viewer File:     STM32F1030x.avd     Use Cuttom File     Read/Wite Memory Areas   default of frhip     Read/Wite Memory Areas   default of frhip   Ratt   C   ROM1:   C   ROM2:   C   RAM3:   on-chip   W   IROM1:   0K   C ancel   Defaults     Notation     Wite Memory Areas	Operating system: None 💌	
STM32F103xxvd     Use Custom File     Read/Only Memory Areas   default off-chip   Start   Size   Start   Start   Size   Start   Size   Start   Size   Start   Size   Start   Size   Start   Start   Size   Start   Size   Start   Size   Start   Size   Start   Start   Start <td< td=""><td>System Viewer File:</td><td>Use Cross-Module Optimization</td></td<>	System Viewer File:	Use Cross-Module Optimization
Use Custom File     Read/Only Memory Areas   default off-chip   BOM1:   C   ROM3:   C   on-chip   WIROM1:   (vistor)   Vistor)   (vistor)   (vistor) <td>STM32F103xx.svd</td> <td>Use MicroLIB 🔲 Big Endian</td>	STM32F103xx.svd	Use MicroLIB 🔲 Big Endian
Read/Only Memory Areas   default off-chip Stat   BOM1:   ROM2:   C   ROM3:   on-chip   IROM2:    IROM2:<	Use Custom File	
default off-chip Stat Size   ROM1: C   ROM2: C   RAM3: C   IRAM3: C   IRAM3: C   IRAM2: C	Read/Only Memory Areas	Read/Write Memory Areas
Image: Contract of the second seco	default off-chip Start Size Startup	default off-chip Start Size NoInit
ROM2:       C       F       RAM2:       F         ROM3:       C       F       RAM3:       F         on-chip       F       IRAM3:       F         IROM2:       C       IRAM1:       000000         OK       Cancel       Defaults       Help         OK       Cancel       Defaults       Help         IROM2:       F       IRAM2:       F         OK       Cancel       Defaults       Help	E ROM1:	E RAM1:
ROM3:       C       F       RAM3:       F         on-chip       on-chip       F       IRAM1:       00000000         WIROM1:       0x0000000       0x50000       F       F         IRAM2:       F       IRAM2:       F       F         0K       Cancel       Defaults       Help         0K       Cancel       Defaults       Help         IRAM2:       F       IRAM2:       F       IRAM2:         0K       Cancel       Defaults       Help       IRAM2:       IRAM2:	E R0M2:	T RAM2:
on chip       on chip         IROM1:       [k8000000]         [RAM1:       20000000]         [RAM2:       []         0K       Cancel	E ROM3:	E BAM3:
IROM1:       0x8000000       0x10000       0	on-chip	on-chip
	IROM1: 0x8000000 0x10000 €	IRAM1: 0x20000000 0x5000 C
OK     Cancel     Defaults     Help       Image: Second and the second and	F IROM2:	
OK     Cancel     Defaults     Help       ■     ■     ■     ■     ■     ■     ■     ■     ■       ■     ●<	1 1	
OK     Cancel     Defaults     Help       ■     ■     ■     ■     ■     ■     ■     ■       ■     ■     ●     >     ●     ■     ●     ■     ●     ●       ■     ●<		
	OK Ca	ancel Defaults Help
🗟 ⊗   ?) () () *() ⇒   ⊃ () (3 = 2. 2. 2. • . • . 2. • . • . • . • . • .		a la a la su su su su ne nu la com
ters A 🛛 Disassembly	• 0 0 0 0 0 +	
	ters	Disassembly

调试中心,可查看内存内容

×	Memory 1	1																																		1	<b>a</b>
^	Address	Address: [0x08000000														] (																					
	0x0800	:0000	10	07	00	20	01	01	00	08	03	14	00	08	4B	12	00	08	01	14	00	08	OF	02	00	08	65	16	00	08	00	00	00	00	00	00	
	0x0800	0022:	00	00	00	00	00	00	00	00	00	00	07	14	00	08	11	02	00	08	00	00	00	00	05	14	00	08	09	14	00	08	18	01	00	08	
	0x0800	0044:	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	
	0x0800	0066:	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	18	01	00	08	1B	01	00	08	18	01	00	08	
	0x0800	0088:	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	65	14	00	08	1B	01	
	0x0800	00AA:	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	18	01	00	08	1B	01	00	08	18	01	00	08	
	0x0800	00000:	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	1B	01	00	08	13	02	00	08	18	01	00	08	18	01	00	08	DF	F8	
	0x0800	00EE:	0C	DO	00	FO	6C	F8	00	48	00	47	45	1B	00	08	10	07	00	20	06	48	80	47	06	48	00	47	FE	E7	FE	E7	FE	E7	FE	E7	
	0x0800	0110:	FE	E7	FE	E7	FE	E7	FE	E7	FE	E7	FE	E7	61	14	00	08	ED	00	00	08	20	2A	04	DB	20	ЗA	21	FA	02	FO	00	21	70	47	
	0x0800	0132:	21	FA	02	F3	DO	40	C2	Fl	20	02	91	40	08	43	19	46	70	47	D2	B2	01	EO	00	F8	01	2B	49	1E	FB	D2	70	47	00	22	
	0x0800	0154:	F6	E7	10	B5	13	46	0A	46	04	46	19	46	FF	F7	FO	FF	20	46	10	BD	2D	E9	FO	5F	05	46	00	20	92	46	9B	46	88	46	
	0x0800	0176:	06	46	81	46	40	24	18	EO	28	46	41	46	47	46	22	46	FF	E7	CD	FF	53	46	5A	46	CO	1A	91	41	10	D3	11	46	18	46	
	0x0800	0198:	22	46	00	FO	29	F8	2D	1A	67	EB	01	08	4F	46	22	46	01	20	00	21	00	FO	20	F8	17	EB	00	09	4E	41	20	1E	A4	Fl	
	0x0800	OIBA	201	04	DF	DC	48	46	31	46	2A	46	43	46	BD	E8	FO	9F	00	00	06	4C	07	4D	06	EO	EO	68	40	FO	01	03	94	E8	07	00	
	0x0800	OIDC	98	47	10	34	AC	42	F6	D3	FF	27	86	FF	EO	18	00	08	00	10	00	08	20	2A	04	DB	20	3A	00	FA	02	Fl	00	20	70	47	
	0x0800	OIFE:	91	40	C2	FI	20	03	20	FA	03	13	19	43	90	40	70	47	FE	E7	70	47	4F	24	00	60	00	FO	10	88	70	47	70	85	04	46	
~	00800	0220:	00	FO	IA	19	05	46	60	IC	02	DO	04	48	00	78	04	99	00	FO	12	19	40	TB	AU	42	FA	D3	70	BD	10	00	00	20	BO	15	
	0x0800	0242:	00	01	02	DI	02	49	01	20	80	60	70	47	00	00	04	00	00	20	04	49	10	85	AU	68	02	42	02	DO	08	60	E.E.	27	EE	FF	
_	008000	0264:	10	BD	00	00	14	04	01	40	20	E9	18	41	DF	18	88	91	00	24	09	FI	04	OA	OA	FI	04	OB	23	46	OF	27	OB	FI	04	OE	
	Call S	stack + L	ocals		UAP	RT #1	W	/atch	1	M	emo	ry 1		Mem	ory 2	2	Me	emory	y 3																		
															J	LIN	(/J-1	RAC	E Co	tex			t	1: 0.0	0028	030	sec		L:79	C:1		(	CAP	NUM	SCR	L OVR	R/\

分区设置

BOOT区 -- 引导区·启动

APP区 --- 业务代码

APP升级包存储区 ---- 存储接收到的升级代码 (加密码 · 校验码等)

APP备份区 ---- 存储备份,保证异常恢复



嵌入式RTOS

#### 提高CPU使用率,更好的处理各个进程的运行



架构图



#### 市场情况



任务管理



#### 常用函数

- 1. 任务创建 xTaskCreat
- 2. 任务删除 vTaskDelete
- 3. 任务挂起 vTaskHandle
- 4. 任务恢复 vTaskResume

在FreeRTOS里面,提供了相对延迟函数和绝对延迟函数

相对延迟函数,并非严格的延迟,也包括一些中断的耗时

绝对延时函数,时间比较准确,用在如心率测试计时情景

Systick 系统节拍定时器, Systick是ARM做的, 所有相同内核通用。 普通定时器是各个厂家自己做的。 HAL\_Delay

相对延时函数vTaskDelay()和绝对延时函数vTaskDelayUntil() 相对延时是指每次延时都是从任务执行函数vTaskDelay()开始,延时指定的时间结束; 绝对延时是指每隔指定的时间,执行一次调用vTaskDelayUntil()函数的任务。 换句话说:任务以固定的频率执行。

内存管理

内存管理与程序好坏?对于安全要求高的应用,尽可能不使用动态内存分配。 malloc()和free() 当RTOS内核需要RAM时,调用pvPortMalloc()函数来代替malloc()函数。当RAM要被释放时,调 用vPortFree()函数来代替free()函数。 freeRTOS层使用c语言申请内存的方式申请一个很大的数组(此处configTOTAL\_HEAP\_SIZE 的数 值是15360),极端情况下,我们把可以申请到的所有空间全部申请下来。然后用户层调用的 pvPortMalloc和vPortFree函数则是在此数组中操作,操作的函数原型自然是freeRTOS函数层中 定义的。

15360 Bytes

FreeRTOS提供的五种内存管理方案

FreeRTOS 提供的五种内存分配方案

heap\_1.c

适合一些不会删除任务,队列以及信号量的任务,特别是一些比较简单的系统和一些对安全 性要求比较高的系统。事实上,很多系统中只要创建了任务之后就会一直执行,不会删除任 务。所以这个文件适用环境还是比较多的。 heap\_2.c 能分配,能回收,但是回收时不考虑内存碎片的场所。适合一些申请和释放操作不是特别频 繁,而且不会申请大数组的场所。 heap\_3.c

这种方法实际使用的还是c语言的<u>malloc</u>和free函数。<mark>与平台没有太大关系,线程保护。</mark>

heap\_4.c

内存分配和释放操作比较频繁的系统。例如要重<mark>复创建删除任务,队列,信号量等。</mark>

heap\_5.c

系统需要管理不连续的内存空间,例如接入外<mark>部ram的场所。</mark>

FreeRTOS内核规定的内存管理函数

FreeRTOS内核规定的几个内存管理函数原型为: void \*<u>pvPortMalloc(</u> size\_t <u>xSize</u> ):内存申请函数 void <u>vPortFree(</u> void \*<u>pv</u> ):内存释放函数 void <u>vPortInitialiseBlocks(</u> void ):初始化内存堆函数 size\_t <u>xPortGetFreeHeapSize(</u> void ):获取当前未分配的内存堆大小 size\_t <u>xPortGetMinimumEverFreeHeapSize(</u> void ):获取未分配的内存堆历史最小值

信号量&互斥量

信号量&互斥量:创建、获取、释放、删除 信号量用于同步,任务间或者任务和中断间同步; 互斥量用于互锁,用于保护同时只能有一个任务访问的资源,为资源上一把锁。

二值信号量:同步 计数信号量:资源使用统计 互斥量:互斥信号量其实就是一个拥有优先级继承的二值信号量 递归互斥:互斥中嵌套互斥

优先级反转,由于高优先级任务在等低优先级任务释放信号量的过程中,低优先级被中优 先级任务抢夺CPU,最终导致中优先级任务比高优先级任务先运行,也就是优先级翻转 而互斥信号量就可以将这个影响降到最低,当高优先级任务发现需要信号量被低级信号量 占用需要等待时,就将低优先级任务变成和自己同级优先级,就不至于在等待的过程中被 中优先级抢夺CPU。

消息队列

比如·传结构体:

消息队列·传递的是结构体的指针,

邮箱队列,传递的是整个结构体(开辟一块内存,将结构体复制)。

## 消息队列

1、任务级队列处理函数

2、中断级队列处理函数(带中断保护)已经在CMSIS接口中封装 但写入生产速度比消费速度快的时候,容易出现数据被覆盖

## 邮箱队列

创建、发送、接收、查询、删除

嵌入式LINUX

### 快捷键

- 打开新终端 ctrl + alt + t
- 终端多开 ctrl + shift + t
- 终端切换 alt + num
- 查看提示 ls --help
- 打印当前路径 pwd
- 创建新文件并打开 gedit test.txt && vim test.txt
- 删除文件夹 rm test -r
- 搜索文件 find -name test.txt
- 查看文件里的内容 grep -r "hello" && cat test.txt
- 增加使用权限 chmod 777 test.txt
- 进入连接到linux的开发板中 adb devices adb push
- 把开发板中的文件下载到linux中 adb pull
- tar解压命令是:
  - 1、tar -xvf file.tar //解压 tar包
  - 2、tar -xzvf file.tar.gz //解压tar.gz
  - 3、tar -xjvf file.tar.bz2 //解压 tar.bz2
  - 4、tar -xZvf file.tar.Z //解压tar.Z
  - 5、unrar e file.rar //解压rar

6、unzip file.zip //解压zip

虚拟机中安装VS Code

1.从官网下载压缩包(话说下载下来解压就直接可以运行了咧,都不需要 make)

访问Visual Studio Code官网 https://code.visualstudio.com/docs?dv=linux64

我是64位的:

wget https://az764295.vo.msecnd.net/stable/7ba55c5860b152d999dda59393ca3ebeb1b5c85f/code-stable-code\_1.7.2-1479766213\_amd64.tar.gz

2.解压,如果文件名不对,可能解压不出来的(扩展名:tar.gz)

tar jxcv code-stable-code\_1.7.2-1479766213\_amd64.tar.gz

3.然后移动到 /usr/local/ 目录

mv VSCode-linux-x64 /usr/local/

4.可能还需要给可执行的权限,然后就已经可以运行了

chmod +x /usr/local/VSCode-linux-x64/code

5.复制一个VScode图标文件到 /usr/share/icons/ 目录(后面会有用)

cp /usr/local/VSCode-linux-x64/resources/app/resources/linux/code.png /usr/share/icons/

# 6.创建启动器, 在/usr/share/applications/ 目录, 也可以将它复制到桌面目录

直接在中断 使用 命令:

vim /usr/share/applications/VSCode.desktop

然后输入以下文本:

[<sup>1</sup>](javascript:void(0) 😉

```
[Desktop Entry]
Name=Visual Studio Code
Comment=Multi-platform code editor for Linux
Exec=/usr/local/VSCode-linux-x64/code
Icon=/usr/share/icons/code.png
Type=Application
StartupNotify=true
Categories=TextEditor;Development;Utility;
MimeType=text/plain;
```

[<sup>1</sup>](javascript:void(0) 😉

保存后退出, 然后可以复制到桌面:

cp /usr/share/applications/VSCode.desktop ~/桌面/

之后 就会发现 桌面和 应用程序菜单都有了 VSCode的快捷方式了

8.打开VSCode, 加载插件: cpptools | vscode-icons



Linux工程搭建

0

- 1. 最朴素 gcc main.c -o main
- 2. 稍微大一点工程,可手写 Makefile
- 3. 再大一点工程·推荐用 autotools(本质是自动化生成makefile)
- 4. 大工程更推荐 cmake(语法简单,高效)
  - 安装 sudo apt-get install cmake
  - 查看版本 cmake -version

 1. 安装cmake,并编写 CmakeLists.txt。
 2. 执行命令 "cmake PATH" 或者 "ccmake PATH" 生成 Makefile (PATH 是 CMakeLists.txt 所在的目录)。
 3. 使用 make 命令进行编译。

cmake工程 #确定cmake最低版本需求 cmake\_minimum\_required(VERSION 3.0.0) #打印 MESSAGE(STATUS "This is install dir " \${CMAKE\_INSTALL\_PREFIX}) #确定工程名 project(XXX) #添加需要的库 set(CMAKE\_PREFIX\_PATH \${CMAKE\_PREFIX\_PATH} "/usr/local/share/OpenCV") find\_package(OpenCV 3.2.0 REQUIRED) #添加需要的头文件 include\_directories(include) include\_directories(\${OpenCV\_INCLUDE\_DIRS}) include\_directories(/usr/local/cuda-8.0/include/) #确定编译语言 #add\_definitions(-std=c++11) set(CMAKE\_CXX\_STANDARD 11) #设定变量 ADD\_DEFINITIONS(-DGPU-DCUDNN) #添加源代码 aux\_source\_directory(\${CMAKE\_CURRENT\_LIST\_DIR}/src src) #编译动态库并链接库文件 link\_directories(\${PROJECT\_SOURCE\_DIR}) add\_library(plate\_recognition SHARED \${SRC}) target\_link\_libraries(plate\_recognition -llianghao -lpthread -lm -lstdc++) #生成可执行文件 link\_directories(\${PROJECT\_SOURCE\_DIR}) add\_executable(Test \${SRC}) target\_link\_libraries(Test -Ilianghao -lpthread -lm -lstdc++) #make install

## Linux多线程的使用

0

## 不同系统的多线程比较

事项	WIN32	VxWorks	Linux
线程创建	CreateThread	taskSpawn	pthread_create
线程终止	执行完成后退出;线程自身调用ExitThread函数即终止自己;被其他线程调用函数 TerminateThread函数	执行完成后退出;由线程本身调用 exit退出;被其他线程调用函数 taskDelete终止	执行完成后退出;由线程本身调用 pthread_exit 退出;被其他线程调用函数 pthread_cance终止
获取线程ID	GetCurrentThreadId	taskldSelf	pthread_self
创建互斥	CreateMutex	semMCreate	pthread_mutex_init
获取互斥	WaitForSingleObject, WaitForMultipleObjects	semTake	pthread_mutex_lock
释放互斥	ReleaseMutex	semGive	phtread_mutex_unlock
创建信号量	CreateSemaphore	semBCreate, semCCreate	sem_init
等待信号量	WaitForSingleObject	semTake	sem_wait
释放信号量	ReleaseSemaphore	semGive	sem_post

## 线程通讯&同步

22

互斥锁

确保同一时间只能有一个线程访问共享资源。当锁被占用时试图对其加锁的线程都进入阻塞状态(释放CPU 资源使其由运行状态进入等待状态)。当锁释放时哪个等待线程能获得该锁取决于内核的调度。两个线程同 时a++

读写锁

当以写模式加锁而处于写状态时任何试图加锁的线程(不论是读或写)都阻塞,当以读状态模式加锁而处于读 状态时"读"线程不阻塞,"写"线程阻塞。读和读互不影响,读和写互斥,写和写互斥。安全+提高效率 条件变量

可以以原子的方式阻塞进程,直到某个特定条件为真为止。对条件的测试是在互斥锁的保护下进行的。条件 变量始终与互斥锁一起使用。安全+进一步提高效率

自旋锁

上锁受阻时线程不阻塞而是在循环中轮询查看能否获得该锁,让等待锁的线程处于忙等状态,没有线程的切 换因而没有切换开销,不过对CPU的霸占会导致CPU资源的浪费。

所以自旋锁适用于并行结构(多个处理器)或者适用于锁被持有<mark>时间短而不希望在线程切换产生开销的情况。</mark>

自旋锁与互斥&读写&条件变量对比



信号量

信号量机制(Semaphore):包括无名线程信号量和命名线程信号量 信号机制(Signal):类似进程间的信号处理

信号量&互斥量=同步&资源保护

检测按键信号、处理按键事件用信号量 任务从缓存区读出需要处理的订单,需要用互斥量

Linux多进程的使用

多进程

linux c多进程

什么是进程?

什么时候用进程&线程?

1、需要频繁创建销毁的优先使用线程;因为对进程来说创建和销毁一个进程代价是很大的。 2、线程的切换速度快。所以在需要大量计算,切换频繁时用线程,还有耗时的操作使用线程可 提高应用程序的响应。

3、多进程可以使用在多机分布式系统,需要扩展到其他机器上,使用多进程,多线程适用于多 核处理机。

4、需要更稳定安全时,适合选择进程;需要速度时,选<mark>择线程更好。</mark>

进程通信方式

socket通常用于多机通讯

linux c多进程 进程通信方式

- 管道(Pipe)及有名管道(named pipe):管道可用于具有亲缘关系进程间的通信,有名 管道克服了管道没有名字的限制,因此,除具有管道所具有的功能外,它还允许无亲缘关 系进程间的通信;
- 2.信号(Signal):信号是比较复杂的通信方式,用于通知接受进程有某种事件发生,除了用于进程间通信外,进程还可以发送信号给进程本身;linux除了支持Unix早期信号语义函数sigal外,还支持语义符合Posix.1标准的信号函数sigaction(实际上,该函数是基于BSD的,BSD为了实现可靠信号机制,又能够统一对外接口,用sigaction函数重新实现了signal函数);
- 3.队列(消息队列):消息队列是消息的链接表,包括Posix消息队列system V消息队列。有足够权限的进程可以向队列中添加消息,被赋予读权限的进程则可以读走队列中的消息。 消息队列克服了信号承载信息量少,管道只能承载无格式字节流以及缓冲区大小受限等缺点。
- 4.共享内存:使得多个进程可以访问同一块内存空间,是最快的可用IPC形式。是针对其他通信机制运行效率较低而设计的。往往与其它通信机制,如信号量结合使用,来达到进程间的同步及互斥。
- 5. 信号量 (semaphore): 主要作为进程间以及同一进程不同线程之间的同步手段。
- 6.套接口(Socket):更为一般的进程间通信机制,可用于不同机器之间的进程间通信。起初是由Unix系统的BSD分支开发出来的,但现在一般可以移植到其它类Unix系统上:Linux和System V的变种都支持套接字。

消息队列和管道对比

消息队列:用于消息,不是简单的数据信息传递,消息队列还包括消息有优先级、消息到达通 知等丰富内容。

管道:低级的通信机制,消息队列比管道高级多了,管道分PIPE和FIFO, PIPE是无名的,所以只能在进程内或父子进程间通信, FIFO可任何两个进程间通信了。不过这两个依然比较低级,完成高级的应用服务器还需要消息队列等。

概念	管道是Unix IPC形式,用于在一个方向上提供信息流。	Message Queue是一个系统VIPC表单,用于存储消 息列表。
创建	可以使用 pipe() 函数创建管道, 该函数返回两个文件描述符, 一个用于读取, 另一个用于写入。	使用 msgget() 返回队列标识符的函数创建消息队列。
方向	管道是单向的。	消息队列是双向的。
资料 撷取	数据可以先进先出的方式在FIFO中获取。	以2 数据可以以任何顺序获取。
优先 事项	管道中没有优先级。	通过在消息类型上附加优先级编号,可以使消息具有 优先级。
接收 者	为了便管道正常运行,应该存在发送方和接收方进程,以等待在 管道中写入和读取消息。	在消息队列中,编写器进程可以编写消息并退出。阅 读器进程可以稍后阅读消息。
坚持 不懈	如果没有链接的接收器/发送器进程,则将管道从系统中删除。	消息队列在系统中保持活动状态,直到被某个进程显 式删除为止。
讯息 大小	管道消息的大小最大为4096字节。	消息队列消息大小最多可以为8192字节。

Linux文件编程

## 日志保存、音视频数据保存、运行数据保存 Linux 一切皆文件 io/iic/hid/ Open close read write

案例代码

```
#include <stdio.h>
#include <string.h>
#include <fcntl.h>
int main(void)
 int fd.len;
  char *buf = "Hello World!\n",Out[30];
  fd = open("a.txt".[O_CREAT | O_TRUNC | O_RDWR, 0600);
  printf("open file:a.txt fd = %d n", fd);
  len = strlen(buf);
 int size = write(fd, buf, len);
 close(fd);
 // //Begin to read the file
 fd = open("a.txt", O_RDWR, 0600);
  lseek(fd, 0, SEEK_SET);
 size = read(fd, Out, 12);
  printf("size = %d\nread from file:\n %s\n",size,Out);
 close(fd);
 return 0;
```

Linux网络编程

```
linux 网络编程
为什么需要socket
简单的通讯->串口▷
少量设备通讯->iic 地址线 128
少量设备通讯->485 modbus 256
大量设备->tcp/ip
```

网络7层模型



服务器-客户端通讯过程

